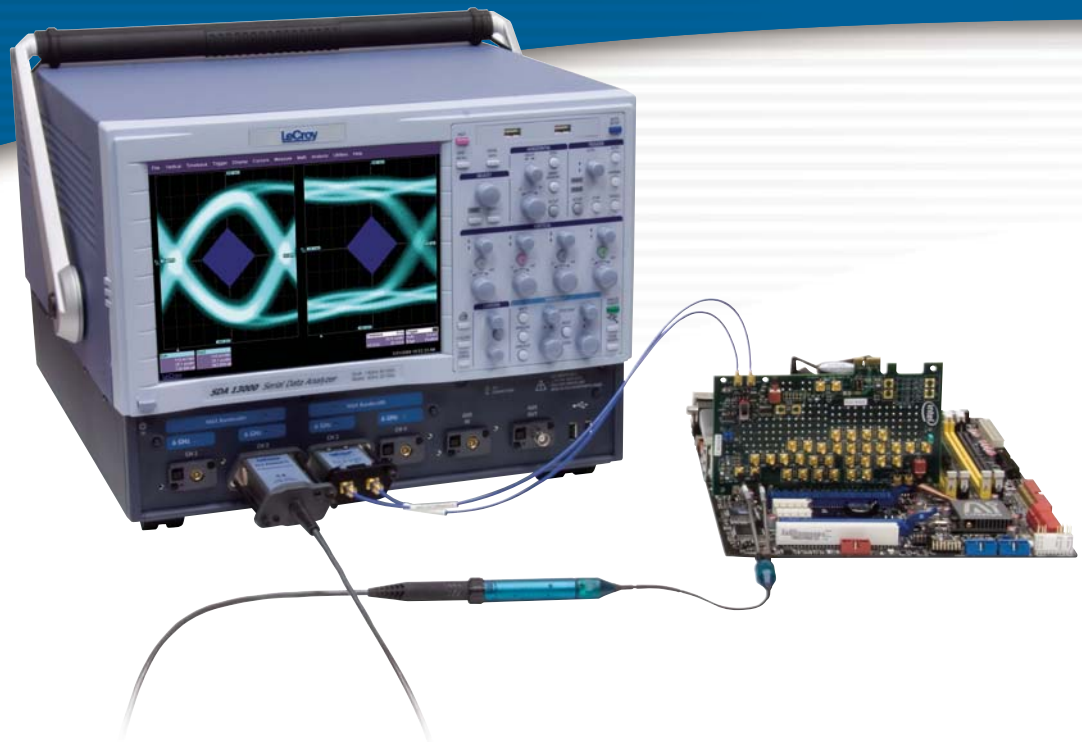


PCI Express 2.0 コンプライアンス・テスト



主な機能と特長

- SDA 13000は、PCI Express 2.0の信号波形を捕捉し、SigTest(PCI-SIGのコンプライアンス・ソフトウェア)を使ってリアルタイムに解析が可能
- SDA13000は、PCI-SIGの定めたPCI Express Gen2仕様によって規定された14のマスク、3つのPLLと2つのジッタ・フィルタを搭載
- SDA 13000は、単発でPCI Express 2.0の信号を1MUI捕捉できる長いメモリを搭載
- SigTestを使って素早く解析可能なTRCフォーマットで波形データ保存
- 操作性に優れたユーザ・インタフェースでPCI Express 2.0信号を簡単に捕捉

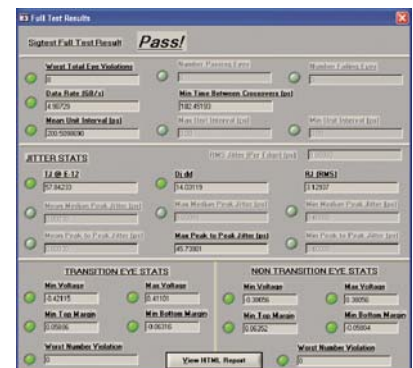
SDA 13000(シリアル・データ・アナライザ)を使えば、PCI Express 2.0の信号を捕捉し、SigTest(PCI-SIGのコンプライアンス・ソフトウェア)を使って、すばやく解析することができます。

SDA 13000は、単発の捕捉で1MUIの信号を捕らえることのできる長いメモリを搭載しています。

捕捉された波形は、TRCフォーマットで保存ができ、SigTestによって迅速に解析することができます。

強力なSDAの解析ツールは、設計のデバッグを支援します。

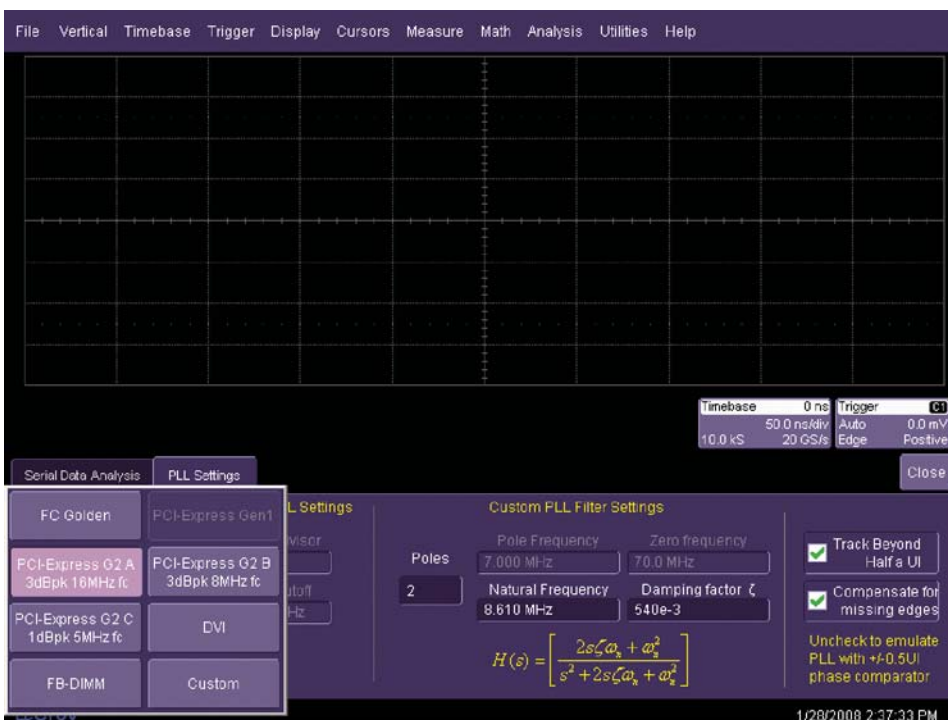
レクロイのオシロスコープの操作性に優れたユーザ・インタフェースを使うと、PCI Express 2.0の波形を捕捉するための適切な設定を簡便に行えます。



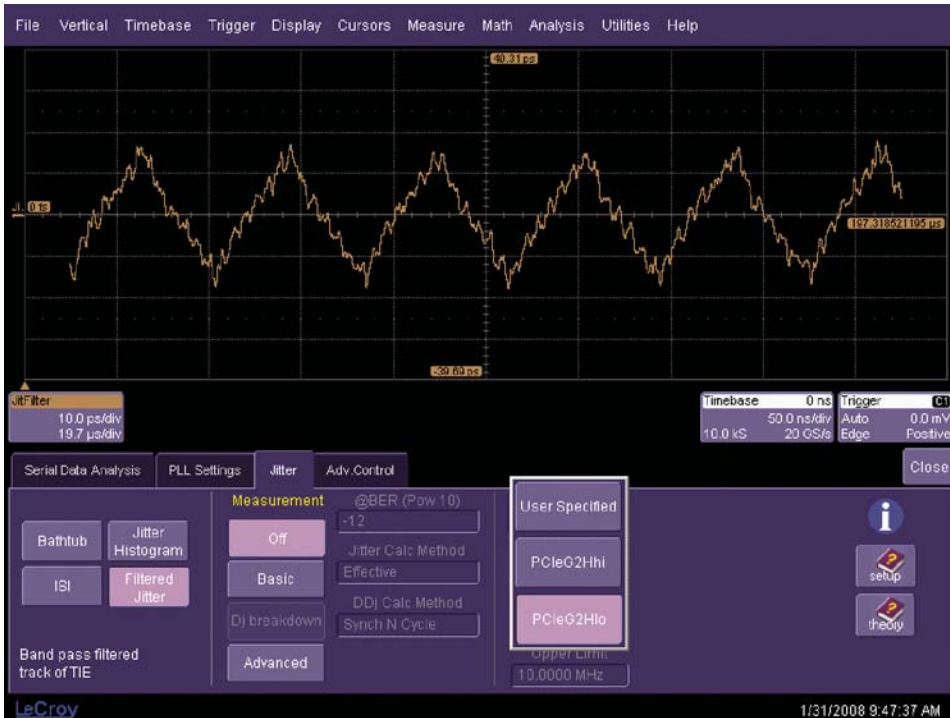
標準のシリアル・データ解析ツールに組み入れられているのは、PCI-SIGのPCI Express Gen2仕様で規定される14のマスク、3つのPLLと2つのジッタ・フィルタです。



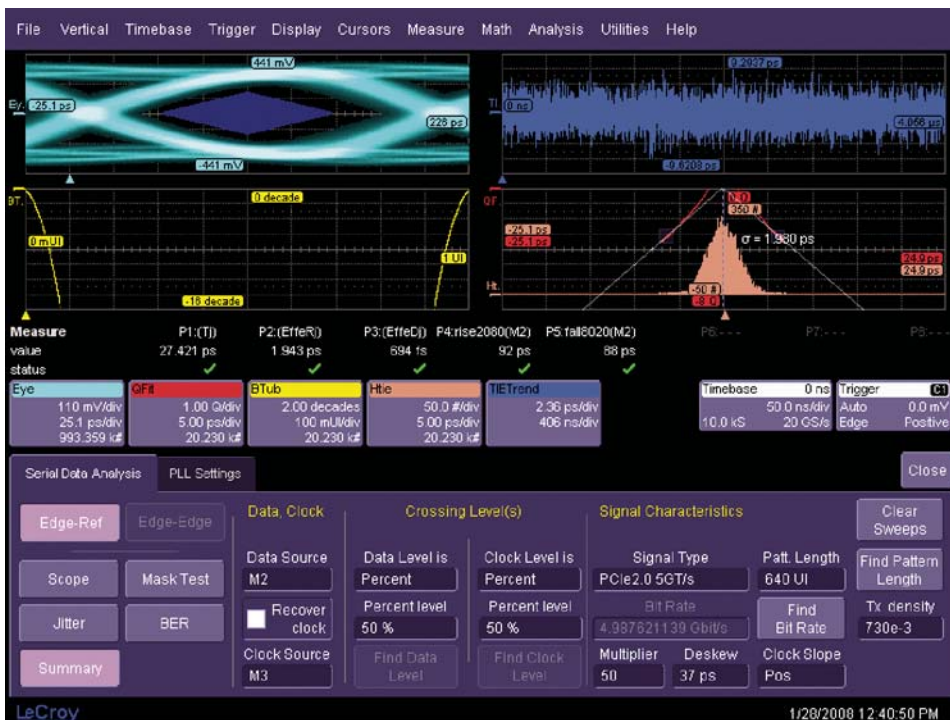
PCI Express Gen2の14のマスキングが、SDAソフトウェアに搭載されています。



コンプライアンス・テスト必須の全てのPLLが利用できます。



PCI Express Gen2仕様によって規定された2つのジッタ・フィルタを使って、すばやくジッタ源を確認することができます。



Summary表示では、PCI Expressの設計者が必要とする情報を一度に見ることができます。

Base Specificationの測定

項目	レクロイのパラメータ
UI	BitRateパラメータ
VTxDiffP-P	VTxDiffP-P
VTxDiffP-PLow	VTxDiffP-P
Vtx-de-ratio-3.5dB	VTxDeRatio
Vtx-de-ratio-6dB	VTxDeRatio
Tmin-Pulse	TMinPls
Ttx-eye	
Ttx-hf-dj-dd	Filterd Jitter
Ttx-lf-RMS	Filterd Jitter
Ttx-rise-fall	TxRise, TxFall
trf-mismatch	TxRise, TxFall
BWtx-pll-	
Ztx-diff-dc	
Vtx-cm-ac-p	CMACp

項目	レクロイのパラメータ
Vtx-cm-ac-pp	
ltx-short	
Vtx-dc-cm	mean
Vtx-cm-dc-active-idel-delta	mean
Vtx-cm-dc-line-delta	mean
Vtx-idel-diff-ac-p	filter, pkpk
Vtx-idle-diff-dc	filter, pkpk
Vtx-rcv-detect	(カーソル)
Ttx-idel-min	
Ttx-idel-set-to-idle	同上
Ttx-idle-diff-deta	同上
Tcrosslink	
Ltx-skew	SD2skew
Ctx	

必要機材

SDA 13000	シリアル・データ・アナライザ、13GHz
D13000PS	差動プローブ・システム、13GHz
SDA-LNES*	低雑音エッジ・シェーバ(システム試験のみ)
LNES-2ADA-SMPSMA	SMP-SMAアダプタ2個(システム試験のみ)
LNES-2CAB-SMA036	適合するSMP(F)- SMA(M)ケーブル2本 (アドインのカード試験のみ)

*LNES-2ADA-SMPSMAとLNES-2CAB-SMA036が含まれます。

LPA-SMAアダプタ2個(アドインのカード試験)
負荷としてハードディスクとATX電源(アドインのカード試験)
マッチングのとれたSMP(F)- SMA(M)ケーブル2本
PCI Express 2.0用PCI-SIGコンプライアンス・ベース・ボード (アドインのカード試験用)
PCI Express 2.0用PCI-SIGコンプライアンス・ロード・ボード (x1/x16またはx4/x8)(システム試験用)
SMPターミネータ(F)(未使用出力の終端用)

LeCroy レクロイ・ジャパン株式会社

本社 〒168-0082 東京都杉並区久我山1-7-41
TEL : 03-6861-9400(代) FAX : 03-6861-9586

大阪オフィス 〒532-0003 大阪市淀川区宮原4-4-63(新大阪千代田ビル別館7F)
TEL : 06-6394-0971(代) FAX : 06-6394-0973

サービスセンター 〒168-0082 東京都杉並区久我山1-7-41
TEL : 03-6861-9400(代) FAX : 03-6861-9586

URL <http://www.lecroy.com/japan/>
E-mail contact.jp@lecroy.com

ご用命は